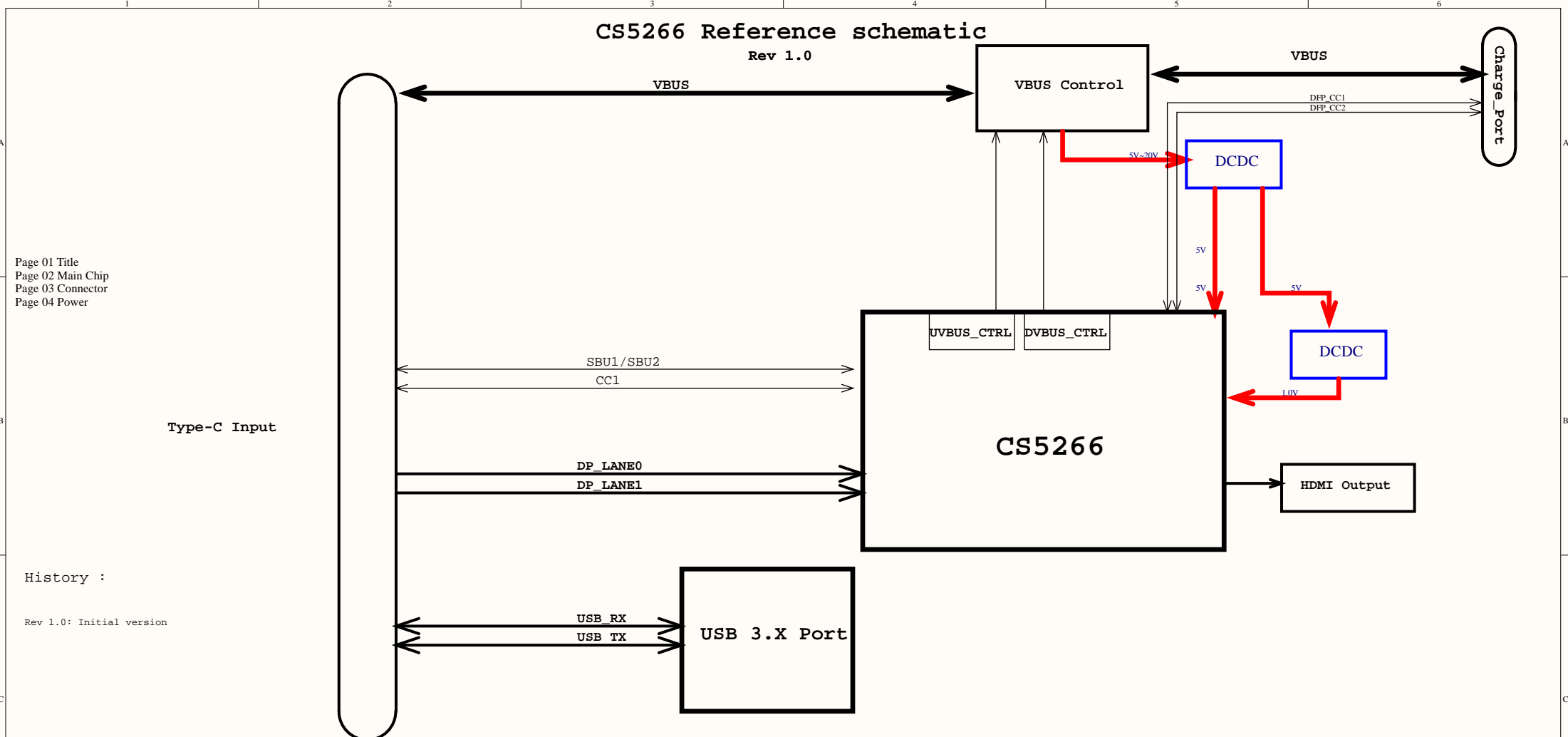


CS5266 Reference schematic

Rev 1.0



Page 01 Title
Page 02 Main Chip
Page 03 Connector
Page 04 Power

Type-C Input

History :

Rev 1.0: Initial version

U_Page 02 Main Chip
Page 02 Main Chip.SchDoc

U_Page 03 Connector
Page 03 Connector.SchDoc

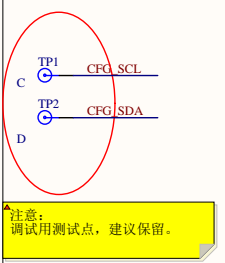
U_Page 04 Power
Page 04 Power.SchDoc

瑞奇达电子 李S TEL:13699758578 QQ:1176845380

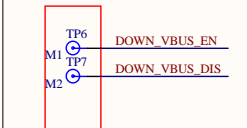
Title		
Page 01 Title		
Size	Document Number	Rev
A	CS5266 Reference Schematic	V1.0
Date:	Sheet	1 of 4

Chip

U1
CS5266

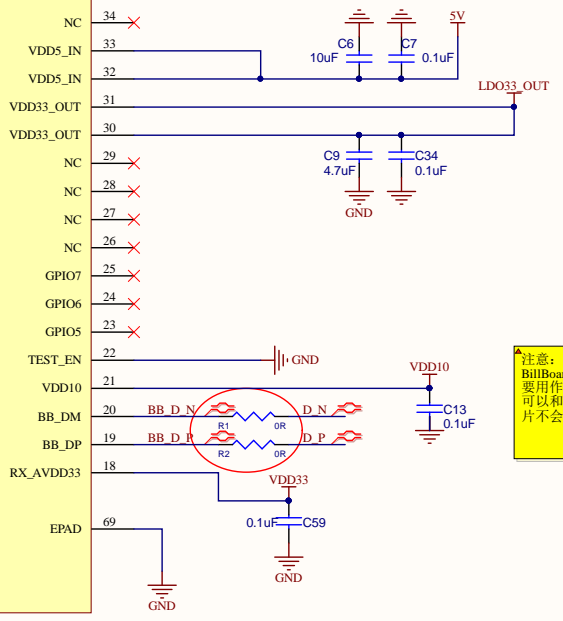
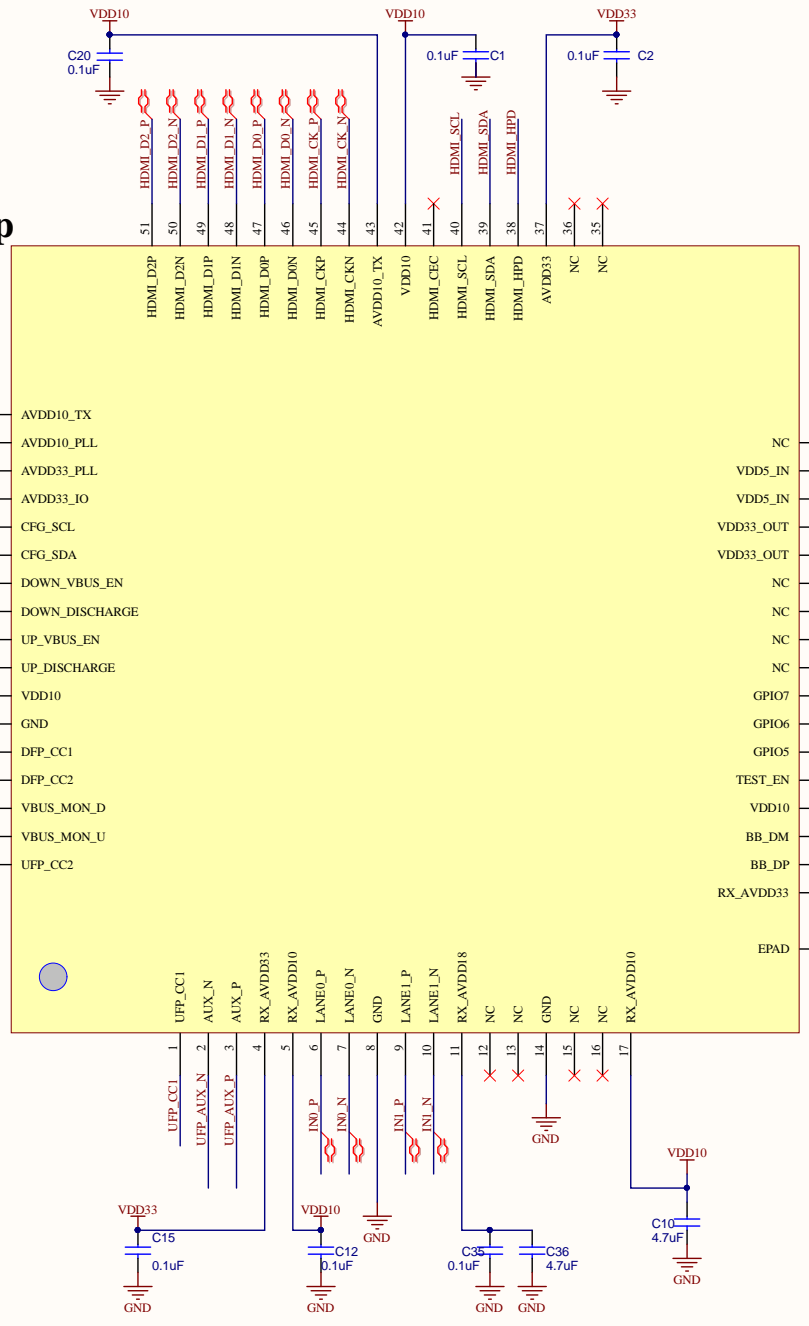


注意：
调试用测试点，建议保留。



注意：
调试用测试点，建议保留。

Layout注意事项：
1. 去耦电容尽量靠近电源管脚。
2. DP输入线按照100Ω差分布线。
3. HDMI输出线按照100Ω差分布线。
4. 输出的RGB为模拟信号，尽量屏蔽以避免干扰。



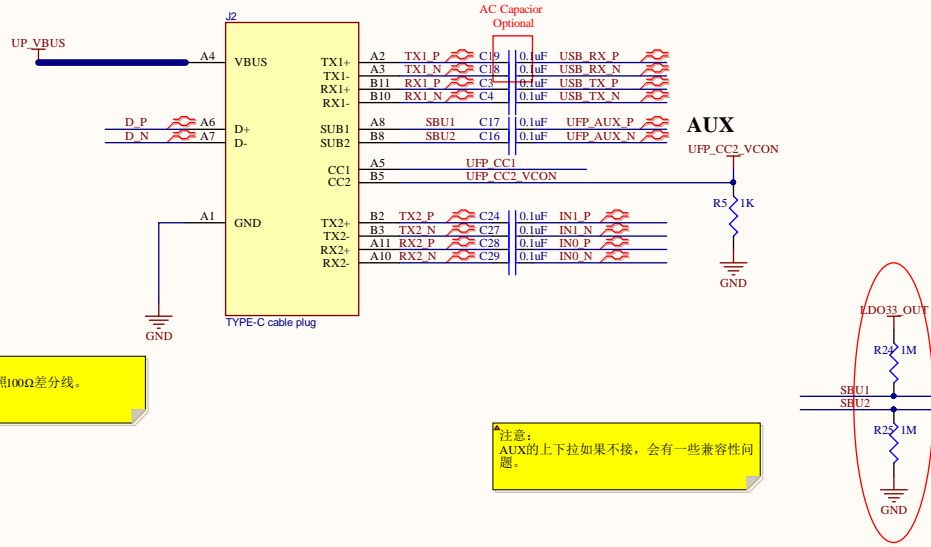
注意：
BillBoard USB
要用作升级，因此必须保留。
可以和USB3.0的接在一起，默认芯片不会启动此USB功能。

注意：
芯片内置5V到3.3V LDO，因此VDD33可以使用此LDO供电，降低成本。
如果比较在乎整体功耗，VDD33可以使用外部DCDC进行供电，但芯片的5V供电仍然需要保留。

瑞奇达电子 李S TEL:13699758578 QQ:1176845380

Title Page02 Main Chip		
Size A3	Number CS5266 Reference Schematic	Revision V1.0
Date: 2021/6/17	Sheet of	
File: E:\Project\...\Page 02 Main Chip.SchDoc Drawn By:		

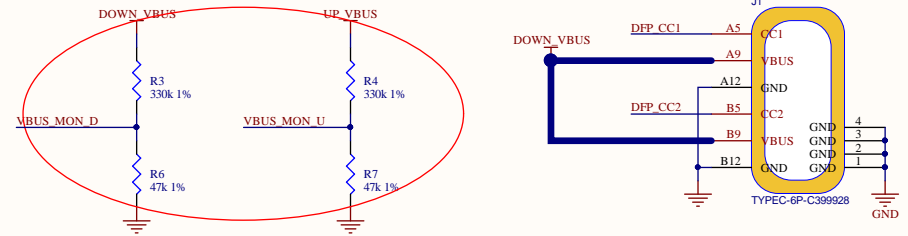
TYPE-C Plug Cable



Layout注意事项:
1. Type-C输入线按照100Ω差分线。

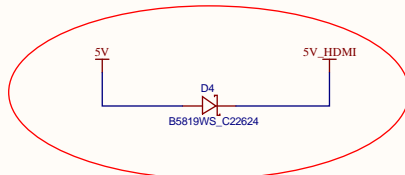
注意:
AUX的上下拉如果不接,会有一些兼容性问题。

Type-C Charge Port

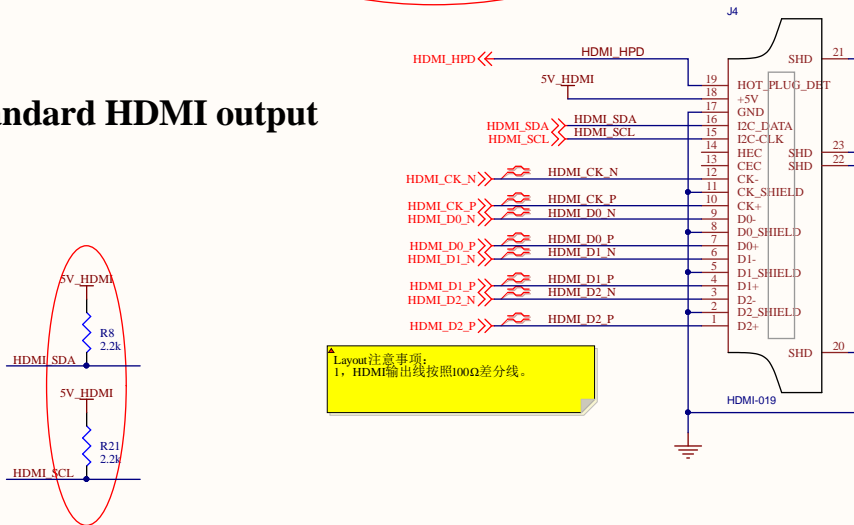


$VBUS_MON_D/U = VBUS / 8$
R1/R2/R3/R4
必须选用精度 $\leq 1\%$, 如果精度 $>1\%$, 会导致充电异常。

注意:
5V_HDMI如果不给下游, 有的Sink会因为检测不到5V, 而不退出HPD。



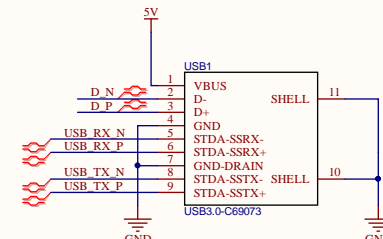
Standard HDMI output



Layout注意事项:
1. HDMI输出线按照100Ω差分线。

HDMI DDC上如果不加2.2K的上拉, 在长线的情况, 会有读取EDID失败的情况出现。

USB3.x Port

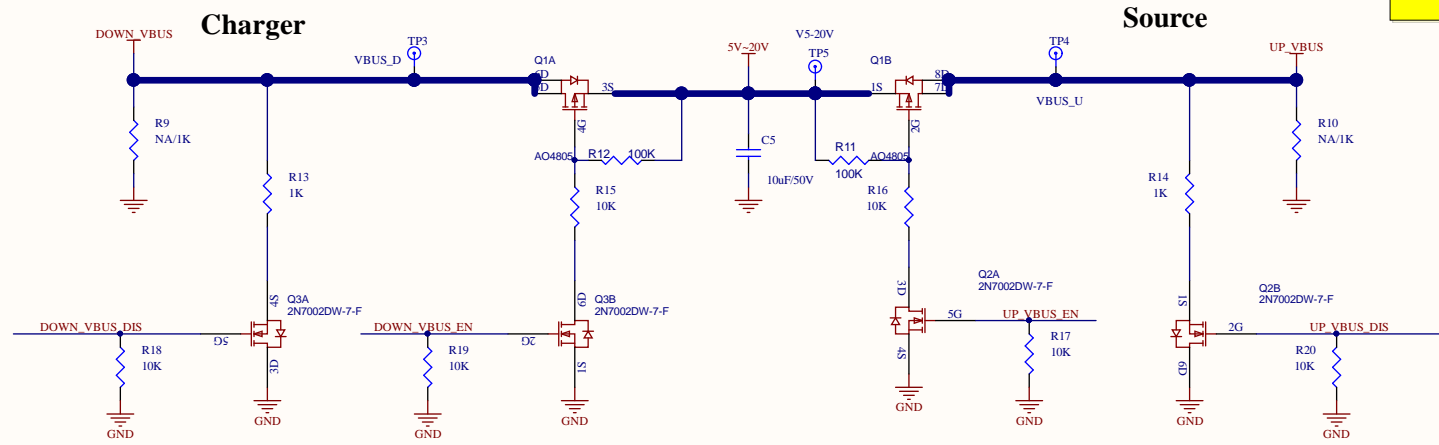


瑞奇达电子 李S TEL:13699758578 QQ:1176845380

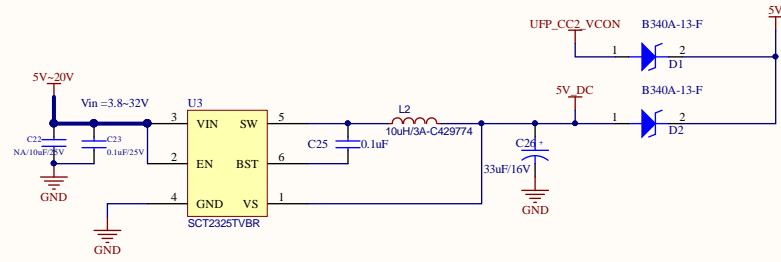
Title		
Page 3 Type-C Cable Input Type-C charge HDMI VGA and USB Type-A Port		
Size	Number	Revision
A4	CSS266 Reference Schematic	V1.0
Date:	2021/6/17	Sheet of
File:	Ev_Project...Page 03 Cometor.SchDoc	Drawn By:

VBUS Control

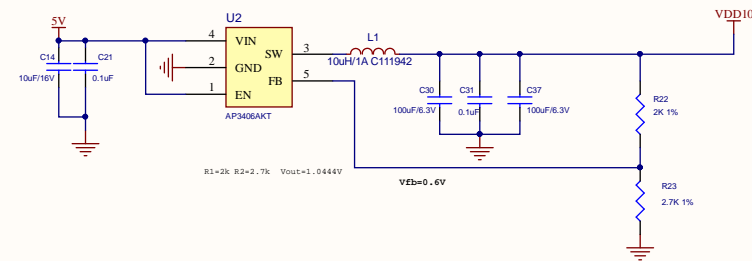
Layout 注意事项:
1. VBUS的布线一定要根据充电的最大电流来选择线宽。



5V~20V-> 5V



DCDC 5V->1.0V



瑞奇达电子 李S TEL:13699758578 QQ:1176845380

Title		
Page 04 Power		
Size	Document Number	Rev
A	CS5266 Reference Schematic	V1.0
Date:	Sheet	4 of 4